

## ソニーLSIデザイン株式会社 求人票



- 事業内容 半導体の設計・開発・応用技術 ■ 設立 1986年6月25日
- 資本金 1億円 (ソニーセミコンダクタソリューションズ(株)100%出資)
- 社員数 1,900名 (2019年10月1日現在) ■ 会社HP <https://www.sony-semicon.co.jp/>
- 事業所 本社 (神奈川県厚木市)、福岡事業所 (福岡市)
- 募集人員 100名以上 (予定)
- 募集職種
  - <集積回路 (イメージセンサー、LSI等) 設計> デジタル、アナログ、画素、バックエンド設計等
  - <ソフトウェア設計> ファームウェア設計、アプリケーション開発等
  - <評価、測定、評価システム開発、応用技術> テスト、評価、デモシステム (基板、FPGA) 開発等
  - <設計環境・インフラ開発> 設計環境 (EDA) 開発、設計用インフラ構築・管理
- 募集対象学科 理系各学科 (電気、電子、情報、通信、物理、物性、機械、化学等)  
※学校推薦は修士了、学部卒、高専卒全て受付けております※
- 応募資格 2021年3月 (または2020年9月) 卒業・大学院修了見込みの方 (障がい者採用も受付けています)
- 応募方法
  - まずはソニーグループ共通新卒採用マイページに登録してください
  - 1) 一般応募 2) コース別応募 の2種類があります。
  - ※詳細は、別紙もしくは当社採用HPをご確認ください。
  - ※いずれの応募でも学校推薦、自由応募両方を受け付けています。
  - <https://www.sony-semicon.co.jp/jobs/slsi/>
- 選考内容 書類選考・適性試験・面接 (学校推薦の場合、面接回数が少なくなります ※3月中の応募のみ)
- 初任給 修士了: 252,000円 学部卒: 225,000円 高専卒: 202,000円 (2019年7月実績)
- 賞与 賞与: 年2回 (6、12月)
- 勤務時間 月間フレックスタイム制 (標準労働時間8時間、休憩時間1時間、コアタイム10:00~14:50)
- 休日・休暇
  - 年間休日128日 (完全週休2日制 (土・日)、年末年始、個人別休日 ※2020年度 4日)
  - 年次有給休暇 (初年度15日付与)、育児休暇 (20日間、給与支給)、産前産後休暇、その他特別休暇
  - ※有給休暇平均取得日数 15日 (2018年度実績)
- 勤務地 本社 (神奈川県厚木市)、福岡事業所 (福岡市)
- 福利厚生 社会保険各種、財形貯蓄制度、持株会、保養所、新入社員独身寮、退職金制度
- 研修制度 新入社員集合研修、新入社員技術研修、専門技術研修、階層別研修、キャリア研修  
ヒューマン系研修 (コミュニケーション、ロジカルシンキング等)
- 過去3年間の新卒採用者数 (離職者数)
  - 2019年 65名 (0名) 2018年 32名 (0名) 2017年 32名 (1名)
- 問い合わせ 採用専用アドレス: [slsi-saiyou@jp.sony.com](mailto:slsi-saiyou@jp.sony.com)



会社HPはこちら



採用HPはこちら

<本社> 〒243-0021 神奈川県厚木市岡田4-16-1  
TEL: 0120-137-946

<福岡事業所> 〒814-0001 福岡県福岡市早良区百道浜2-3-2TNC放送会館20F  
TEL: 0120-571-538

# ソニーLSIデザイン株式会社募集コース一覧

エントリーシートに希望するコースを記入してください。

- 1) 一般応募： 経験・スキル不問。希望する仕事内容のコースを複数選択
  - 2) コース別応募： 活かせる経験・スキルを確認の上、希望する仕事内容のコースを選択
- ※ コース別応募の場合、入社時配属は合格したコースの仕事内容とします



採用ページはこちら

↓コース別応募は以下を確認。

No.	コース名	仕事内容	活かせる経験・スキル	関連する経験・スキル
1	デジタル（論理）設計	イメージセンサーやセンシングデバイス、システムLSIのデジタル回路設計やFPGAでの設計・実装、実機評価 Verilog-HDLによる設計・検証（波形目視、リファレンスICによる検証、アサーション検証、カバレッジ検証）やSystemCによる設計等	下記のいずれか ・HW記述言語（種類不問）によるデジタル（論理）設計/検証  ・画像処理、認識、CPU、セキュリティ、等のアルゴリズム研究や開発	SW領域の技術 －SW記述言語、プログラミング、コンパイラ（コンパイラ開発含む） －SWによるアルゴリズム研究や開発 電気・電子回路工作 FPGA基板の動作経験
2	アナログ（回路）設計	イメージセンサーやセンシングデバイス、ディスプレイデバイスやディスプレイドライバー、システムLSIのアナログ回路設計業務 アナログ回路（AD/DA、アンプ、電圧発生回路、高速I/F回路、メモリ回路等）の設計、検証、新規回路方式検討、アーキテクチャ設計、レイアウト設計	下記いずれかの基礎的な知識 アナログ回路設計 アナログ回路シミュレーション レイアウト設計 レイアウト検証	イメージセンサー開発、設計の知識 ミックスシグナルIC設計の知識 半導体物性の知識 プロセス・デバイス技術 映像規格と映像変換の知識
3	バックエンド（物理）設計	イメージセンサーをはじめとした、各種LSIのバックエンド（物理）設計業務 デバイスの構造・仕様検討、論理合成、DFT、STA、レイアウト設計、物理検証、電源ノイズ解析等	いずれかの知識 半導体デバイスの構造 論理合成 レイアウト設計 タイミング検証 物理検証 テスト設計	半導体デバイスのレイアウトCAD経験 論理合成を含むロジック論理回路の設計経験 TEG等半導体回路の設計の経験
4	画素設計	イメージセンサーやセンシングデバイスを実現するためのセンサー構造の企画構想、画素レイアウト設計、デバイスシミュレーション、光学シミュレーション、イメージセンサーの特性評価	半導体物性 物理学 電気・電子工学 化学 金属工学 などの基礎的な知識	半導体デバイスあるいは類似デバイスの設計・作成・評価の経験 成膜、加工などのプロセス技術およびその材料に関する知識や経験 物理/数学/化学など理学系の知識や経験 アナログ回路に関する知識
5	ソフトウェア開発	カメラシステム、車載システム、IoTシステム、ビジョンセンシングシステム等のソフトウェアの企画、設計、開発や、ADAS（先進運転支援システム）等のアプリケーション/シュミレータ開発、組み込みソフトウェア開発、社内の業務システム/業務アプリケーション開発	いずれかの言語でのプログラミングの経験があること	C、C++、DSP、GPUでのプログラミング経験 新しいことへの好奇心を持ち、挑戦することが好きな方 SW開発の要求定義や要件定義、仕様書が書ける
6	設計システムEDA/PDK開発	イメージセンサーやセンシングデバイス、システムLSIを高効率で設計するための設計システムの開発。設計部署やファウンドリと共に、設計メソッドロジックやCAD/EDA（electronic design automation）、PDK（Process Design Kit）の開発、デザインルールの検討/策定	EDAツールを使ったデジタル回路、アナログ回路、もしくはレイアウトの設計経験があること	回路やレイアウトの設計自動化など専門領域の研究室を専攻/卒業論文のテーマ ロジック回路/アナログ回路のTEG設計経験
7	デバイスモデリング開発	回路設計に必要なデバイス特性を表現するモデルを構築 特性分析、特性のモデリング、モデルを使用した回路シミュレーションの検証 モデル開発に必要なTEG（Test Element Group）の設計、デバイスの測定	半導体プロセス、デバイスの研究 ※デバイス内容不問、有機半導体可	半導体物性の知識 回路シミュレーションの経験 Spiceモデリングの経験
8	評価・解析	イメージセンサーやセンシングデバイス、システムLSIの評価 回路特性・ノイズ特性・機能評価 評価ボードやオシロスコープ等での試作品や出荷前デバイスの機能（ファンクション）や性能（パフォーマンス）評価 供給電圧や温度条件等を変更し、実際に使用される条件での特性評価 製品の製造工程で発生した不良品に対する電気解析	以下のいずれかがあること ・物理学、半導体物性、電気・電子工学などの基礎的な知識 ・半導体デバイスあるいは類似デバイスの評価の経験	アナログ/ロジック回路に関する知識 回路シミュレーションの経験 半導体物性の知識 測定機器に関する知識

No.	コース名	仕事内容	活かせる経験・スキル	関連する経験・スキル
9	測定技術	市場に新しい半導体デバイスを送り出す前にデータを集め、選別する根拠を決定し、デバイスの良否を見極める測定技術の開発 新規デバイスに向けた測定環境の開発や、効率的に測定を行う環境、プログラムの開発を通じた、より早く、より確実な測定手法の実現	以下のいずれかがあること ・電気・電子工学などの基礎的な知識 ・半導体デバイスあるいは類似デバイスの評価・テストの経験 ・PCB基板やFPGA設計の経験	アナログ/ロジック回路に関する知識 回路シミュレーションの経験 半導体物性の知識 測定機器に関する知識
10	シミュレーション開発 (協調設計)	新規デバイス構造に合ったノイズ検証手法/環境開発のためのシミュレーション技術開発 電磁界/熱応力シミュレーションによるデバイスの最適構造や設計ソリューションの提案、シミュレーションを用いた各種開発支援、各種デバイスを搭載したセット構造まで広げた協調設計による全体最適提案、高精度化に向けたTEG開発、評価等	以下の何れかの経験があること ・シミュレーションを使ったノイズ解析 ・電磁界解析 ・高周波設計(チップ、PKG、基板) ・熱設計/熱解析 ・構造設計/構造解析(応力解析)	TEG設計/開発 高周波測定、熱測定、反り/歪測定 簡単なツール開発(プログラミング技術) ロジック/アナログ設計 電気回路設計 アンテナ設計
11	光源・光学設計	イメージセンサーやカメラモジュール開発品の評価に必要な光学系全般の工程及びシステム設計 センサー光学仕様を元に、評価光源・光学システムの要件定義を行い、光学シミュレーションの上、装置試作/評価及び特性改善までを実施 開発対象：マニュアルでのベンチ評価環境、デモ環境及び半導体テスター評価環境 対象センサー：カメラ向け(一眼レフ、スマートフォン)、特殊(偏光、波長帯域)、TOF、車載向けなど	光学機器の設計/検証に必要な理工学系の基礎的な知識(物理、電気電子工学、数学) 光学(幾何/波動/フーリエ/結像(収差・MTF)/照明(輝度・照度・光度)/色空間)の基礎知識を保有し、不足技術は社内外の講習/学会等を活用して随時補足していける方	ソニーのイメージセンサー評価環境の未来を光学技術で自ら開拓していきたい方 光学シミュレーション、画像/信号処理、レーザー駆動制御、メカ設計、ソフトウェア開発、アクチュエーター制御治具開発
12	評価・デモシステム開発	イメージセンサー/センシングセンサーやエッジAIプロセッサ、IoTデバイス、システムLSIに代表されるソニー半導体デバイスを評価するシステムの開発(※) 企画やデモ、研究・開発から設計、評価、テストに至る様々なビジネスフェーズで使用する評価・デモシステムを設計・開発 来たるべきAI社会を支えるソニーの各キーデバイスを世に送り出すためシステムの仕様策定/設計から出荷までを一手に引き受け、顧客価値創造を実現 ※デバイス搭載基板・信号処理(FPGA)基板・電源基板等の仕様策定/基板回路設計/基板レイアウト設計/試作製造/評価検証	基板を動作させて仕組みを理解し評価や解析をした経験があり、以下のいずれかを経験していること ・システム設計 ・回路設計 ・レイアウト設計 ・制御プログラミング	ものづくりが好き(対象問わず) 展示会への出展や技術コンテストへ参加 組み込みソフトウェアの設計/FPGAの設計経験 回路シミュレーション/電磁界シミュレーションでの設計検証の経験 各種センサーと画像認識に関する研究や検証の経験 エッジAI/クラウド/IOT等の次世代システムに関する研究や検証
13	先端センサーシステム開発	ソニーで研究・開発している最先端のセンサーをアピールするための評価キットとデモ用キットの開発(CES等の展示会に出展)。 基板設計やFPGA開発、キットに搭載するアプリケーションの開発や展示用筐体の開発までのトータルシステム開発	以下のいずれかがあること ・コンピュータアーキテクチャや電気・電子工学などの基礎的な知識 ・ソフトウェアなどの基礎的な知識 ・FPGAやマイコンなどを使用した経験	ARM等のCPUで組み込みソフトを活用した経験 市販の基板を使用してアプリケーション開発をした経験 自分の研究室以外(ベンダ、他大学 etc)との共同プロジェクトの経験 EDAや回路シミュレーションの経験 展示会やコンテストへの参加の経験 MatlabやPythonのライブラリ等の知識
14	応用技術 顧客商品化 技術支援	製品採用を検討している顧客～量産段階の顧客に対する技術サポート(資料提供、技術質問回答) 海外主要拠点にあるテクニカルサポートセンターや国内外の販売会社を通じてのサポートを中心に、時には顧客との直接技術支援も実施	問題原因の分析、調査を根気よくできる 新しい技術を学び続けることができる 実機ボードを用いたHW/SW設計開発、デバイス/アルゴリズム評価経験	外国語(英、中、韓) 画像信号・デジタル信号処理プログラミング、機械学習 電子工作、装置作成 実機評価、測定機器取扱い 数値解析 カメラ/ビデオ撮影
15	半導体設計 インフラ開発	半導体向けHPC(High Performance Computing)環境の企画、構築 半導体設計の効率化に向けたアプリケーション開発、運用	Linuxの使用経験またはアプリケーション開発経験	データベース構築、サーバ管理経験 自作PCの経験 Cloudを活用した開発経験 サーバーサイドアプリケーション開発 学生ベンチャー企業勤務経験